

知能処理アーキテクチャ研究室

SDGs達成に向けた取り組み



キーワード・研究テーマ Keywords・Research Themes

- **組み込みシステム**
Embedded system
- **センサーシステム**
Sensor system
- **コンピュータアーキテクチャ**
Computer architecture
- **細粒度マルチスレッド処理**
Fine-grain multi-threading
- **FPGA**
Field programmable gate array
- **IoT**
Internet of Things



担当教員 **松崎 隆哲**
Subject Teacher **MATSUZAKI Takanori**

AI技術やIoT機器などの情報化社会の基盤となる コンピュータシステムの構成法の研究

Study of computer systems that high performance and high-reliability

PROFILE

職位 Position	准教授・大学院准教授 Associate Professor・Associate Professor at Graduate School	担当講義科目 Charge of Subjects	計算機システム、論理回路 Computer System, Logical Circuit
大学院 Graduate School	電子情報工学コース Electronics and Computer Science Course	e-mail	takanori@fuk.kindai.ac.jp
学位 Degree	博士(工学) Doctor of Engineering		

FOR
MORE



MATSUZAKI Takanori

研究概要 Research Outline

組み込みコンピュータや再構成可能なハードウェアであるFPGAを用いて、身近な機器の制御システムや信頼性の高い信号処理システムの構築手法について研究を行っています。

Embedded system is a computer system that is designed for a specific target and perform the service in a variety of application and device.

進行中の研究内容 Research Contents in Progress

- 1 市販のWiFi機器を観測対象となる機器の近くに配置して通信するだけで産業用機器の振動をセンシングし、機器の故障及びその予兆を検出する手法について研究を行っています。

This project aims to research the low-cost failure detection/prediction system using WiFi communication as vibration sensors for factory equipment, and evaluate the system with simulation and experiments.

- 2 安価でさまざまな機器に利用しやすい組み込みコンピュータを用いて、農作物の生育状態の監視や温室の温度確認などのさまざまな用途に合わせたセンサ制御システムを研究しています。

The embedded computer system controls air-conditioning systems, and water pumps in the intelligent autonomous greenhouse, and is monitoring plants growing.

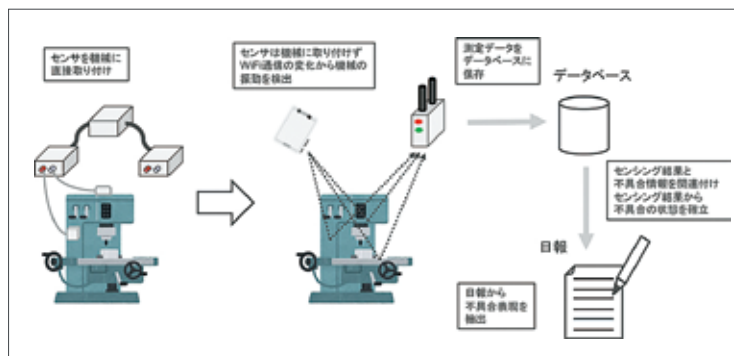
最近の研究実績 Recent Research Results

〈著書／Books〉

- M.Izumi, S.Amamiya, T.Matsuzaki, M.Amamiya, "Chapter 6: The Continuation-Based Multithreading Processor:Face," Ed by E.John and J.Rubio, "Unique Chips and Systems", CRC Press, ISBN 1-4200-5174-1, pp.177-196, 2007.

〈論文／Published Papers〉

- T.Matsuzaki, E.Taguchi, K.Horiuchi, H.Shiratsuchi, K.Mashiko, "Implementation of a User Interface for an Educational Material System to Easily Experience the Differences in Motor Control Theory", ICIC Express Letters, Part B: Applications, Vol. 13, No. 6, pp.589-595, 2022
- T.Matsuzaki, K.Miyashita, K.Horiuchi, H.Shiratsuchi, S.A.Halim, K.Mashiko, "Proposal of Soft Error Injection Method Using Two FPGA Boards", ICIC Express Letters, Vol. 14, No. 6, pp.555-562, 2020.
- T.Matsuzaki, O.Elfadil, K.Horiuchi, H.Shiratsuchi, K.Mashiko, "Embedded Controller Based Learning System for DC Motor Control", International Journal of Innovative Computing, Information and Control (IJICIC), Vol.14, No.3, pp.997-1008, 2019.
- C.Y.Tan, N.Ismail, K.Mashiko, T.Matsuzaki, "FPGA Implementation of Extreme Learning Machine System for Classification," The 2017 IEEE Region 10 Conference (TENCON), 2017.



WiFiを用いた不具合の検出・予測システムの概略図